

<b>1. 마케팅/상품기획</b>		
	<b>마케팅</b>	- RF IC, Camera Module, PMIC, Connectivity, Set 상품기획, 브랜드 전략 - Smartcard(Banking/Certification), Secure Storage and Authentication
	<b>상품기획</b>	- SOC(Multimedia, Memory, GNSS) - Camera module, Automotive, Mixed Signal
	<b>CSE</b>	- Modem RF/Telephony, AP SW, GNSS 기술 지원 경험자 - AP ISP 튜닝, CIS 튜닝 전문가
<b>2. SOC 분야</b>		
	<b>Modem System</b>	- RF IC 와 Baseband 제어블록(Filter, AGC, AFC, PN Model) 설계 전문가, Connectivity 알고리즘
	<b>Modem Protocol</b>	- 3GPP 표준 SW 개발 경험자
	<b>RF</b>	- Cellular/Connectivity RF 전문가, Analog(SM, ADC, PLL) 설계 전문가
	<b>Application Processor</b>	- IP 설계전문가 (Connectivity, Modem H/W, Audio, Multimedia, High Speed Serdes) - DFT, Debug, Verification, PI/SI, Reference Board 설계
	<b>Architecture</b>	- ModAP, Multimedia, Power, Connectivity 분야
	<b>Software</b>	- Embedded OS, Compiler, Telephony, SQE, Audio, Camera, GNSS
<b>3. LSI 분야</b>		
	<b>CMOS Image센서</b>	- Sensor Analog 설계전문가(CDS/DBS등), ISP, Lens, Module, 평가, 튜닝
	<b>Display Driver IC</b>	- Logic설계(I/F, T-Con, Low Power), - Analog설계 (LDO, 소스 감마/채널, DC-DC Converter, Regulator, Noise제거,고속 I/F) - Touch 설계(TSP, Analog설계) 및 FAE
	<b>지문인식 IC</b>	- 지문인식 S/W, H/W 개발 리더
	<b>PMIC</b>	- Architect - Analog설계 (Multi-Phase Switching regulator, DC-DC Converter, Battery 관리시스템)
	<b>M-Healthcare</b>	- 생체신호 센싱 알고리즘, 저전력/고효율 Digital 회로 설계
<b>4. 기반설계</b>		
	<b>Design Technology</b>	- Library, DFT, PD/Low Power(STA/Leakage 해석/최적화), Timing(Clock Mesh 해석/최적화) - In-House Tool개발, EMI/RFI/Mixed SI, FPGA/Emulator, 검증(Formal)
	<b>Mixed Signal Core</b>	- High-Speed SAR ADC, TDC/PLL Low Power IP, High Accurate/Digitalized Temperature Sensor, Regulator/Buck/Charger
	<b>Digital IP</b>	- Security(PUF IP), LINK(Uni Pro), PHY(10Gbps, 4Gbps DRAM I/F), Validation
	<b>ESD, TCAD</b>	- 공정에 대한 ESD 특성분석 및 개선을 위한 ESD/TCAD 동시 경험

<b>5. Foundry</b>		
	<b>마케팅</b>	- 차세대 공정 Define, 공정 Roadmap, 전략수립, 기술대응
	<b>상품기획</b>	- PDK, Modeling, Serdes IP Integration
	<b>Process Architecture</b>	- Advanced Logic 공정의 BEOL Integration 및 Reliability 전문가 - GRV(Ground Rule Verification), DFM 및 Process Control 기술 경험자 - RF Device Evaluation 및 Characterization 전문 기술 확보. RF CMOS 및 Mixed Signal 소자 기술 확보
	<b>LSI Technology Development</b>	- CMOS Image 센서 공정, CMOS Pixel 소자 전문가 - HV Analog Device
<b>6. 제조</b>		
	<b>기술</b>	- Photo (Overlay, Aerodynamic Electromagnetic simulation) - Etch (Simulation, Module) - CMP (Defect 제어, Material 개발 경험) - Clean (Cu Void 제어, Clean COR설비 식각산포 개선, Defect제어) - Diffusion (HKMG, SiGe) - CVD (Low K Film 두께 산포 및 Defect 제어) - Metal (ALD 공정 두께 산포 Control 및 Defect 제어)
	<b>YE</b>	- Metrology (New Material & Process Metrology Solution 개발) - 분석 (SEM, TEM, STEM, EELS, APT) - 소재 (Package, Wafer, Chemical) - Device & Process (Transistor 특성확보, 불량분석) - Defect, eSiGe, EPI
	<b>품질</b>	- 10nm 공정노드에서의 SER평가, SER 모델링 및 벤치마킹 - Circuit Reliability, TEG design 및 신뢰성 모델링 - 소자 Reliability CAD - Flexible Package electronics - Excursion/Claim주요이슈 대응을 위한 표면 분석